

- Laurea in Ingegneria Elettronica, Politecnico di Milano, Luglio 1980, con votazione 100/100 e lode, conseguita discutendo la tesi: "RELAN: un programma per il calcolo dell'affidabilità dei sistemi".
- La tesi di laurea vince nel 1980 il Premio Honeywell Italia per Migliore Tesi di Laurea in Informatica.
- Dal Settembre 1980 al Giugno 1983 ha frequentato il Dipartimento di Elettronica del Politecnico prima come allievo interno e successivamente come borsista SGS.
- Dal Giugno 1983 all'Ottobre 1986 ha svolto attività di consulenza presso la SGS Microelettronica di Agrate Brianza (oggi ST Microelectronics) occupandosi di simulazione di circuiti elettronici, collaborando allo sviluppo del simulatore SGS-SPICE (oggi ST-SPICE) e nell'area della ottimizzazione parametrica di circuiti elettronici.
- Contemporaneamente, negli anni accademici 1983-84, 1984-85 e 1985-86 è stato Professore a Contratto presso la Facoltà di Ingegneria dell'Università degli Studi di Bari (oggi Politecnico di Bari) su "Algoritmi e programmi per la simulazione circuitale" (corso integrativo di Complementi di Elettrotecnica).
- Dal Marzo al Maggio 1984 ha svolto un periodo di ricerca presso il Department of Electrical Engineering and Computer Sciences dell'University of California at Berkeley, occupandosi di ottimizzazione parametrica di circuiti elettronici e collaborando al progetto DELIGHT.
- Dal Novembre 1986 all'Ottobre 1992 è stato Ricercatore MPI per il Gruppo di Discipline 115 (Elettrotecnica) presso il Dipartimento di Automazione Industriale, Facoltà di Ingegneria, Università degli Studi di Brescia.
- Dal Novembre 1992 è Professore Associato del SSD ING/IND-31 Elettrotecnica presso il Dipartimento di Elettronica per l'Automazione, oggi Dipartimento di Ingegneria dell'Informazione, Facoltà di Ingegneria, Università degli Studi di Brescia.
- Dal Gennaio 1996 all'Ottobre 2004 è stato Commissario Straordinario del Centro di Calcolo Interfacoltà dell'Università degli Studi di Brescia; il Centro segue la gestione di tutti gli aspetti relativi alla rete metropolitana di Ateneo dell'Università.
- Dal Febbraio 2012 al 2015 è stato Consulente Tecnico di Parte (CTP) di passeggeri nel naufragio della m/n Costa Concordia nel procedimento presso il Tribunale di Grosseto.
- Nell'anno accademico 1991/92 ha tenuto per supplenza il corso di Elettrotecnica presso la Facoltà di Ingegneria dell'Università degli Studi di Brescia.
- Ha tenuto per supplenza il modulo di Elettrotecnica nel corso integrato di Elettrotecnica ed Elettronica nel Diploma in Informatica e Automatica presso il Politecnico di Milano, sede di Cremona.
- Dall'anno accademico 1992-93 tiene e ha tenuto per titolarità i corsi di Elettrotecnica, Elettrotecnica e Macchine Elettriche, Progetto Automatico dei Circuiti, Sistemi Integrati Digitali, Architetture e Sistemi Digitali nella Laurea, Laurea Triennale, Laurea Specialistica e Laurea Magistrale in Ingegneria Elettronica, Meccanica, dell'Automazione Industriale, dei Materiali, Civile, dell'Ambiente e Territorio.